

Lebenslauf

Staatsangehörigkeit: deutsch

Ausbildung

April 1993 Diplom der Elektrotechnik mit Schwerpunkt Festkörperelektronik an der RWTH Aachen

März 2010 Promotion "Spectral PLL Built-In Self Test for Integrated Cellular Transceivers" bei Infineon Technologies und an der Universität Erlangen-Nürnberg bei Prof. Dr. Dr. Robert Weigel, Note "sehr gut"

Berufserfahrung

Okt. 1993 - Juni 1996 **Analog CMOS ASIC - Designer bei der GEMAC mbH, Chemnitz,**
einem mittelständischen Unternehmen mit ca. 50 Mitarbeitern

- Definition und Entwicklung von Mixed-Signal ASICs
- Teilprojektleitung im BMBF Verbundprojekt KINSENS

Juli 1996 - Okt. 1997 **Mixed Signal CMOS ASIC Designer bei Plessey GmbH, München**

- Modellierung und Entwicklung einer Mixed-Signal Zellbibliothek

Nov. 1997 – Okt. 2007 **RF IC Designer bei Infineon Technologies AG, München**

- Entwicklung von digitalen Kalibrierungs- und Testkonzepten für hochintegrierte HF - Transceiver
- Projektleitung für die Entwicklung einer 2.5GHz BiCMOS Fractional-N PLL für GSM Anwendungen
- Einführung eines VHDL basierten Synthese Design Flows im Wireless RF Department mit Training und Dokumentation
- Teilprojektleitung in verschiedenen Projekten

Seit Nov. 2007 **W2 Professor an der Hochschule München** mit den Lehrgebieten

- Analoge Schaltungstechnik
- Digitale Signalverarbeitung

Berufliche Interessen

- Signalverarbeitung mit Sigma-Delta Architekturen
- Mixed-Signal Simulations- und Modellierungsstrategien
- Energieeffiziente digitale Signalverarbeitung
- Geschaltete Verstärker und Stromversorgungen
- Scientific Computing mit Python